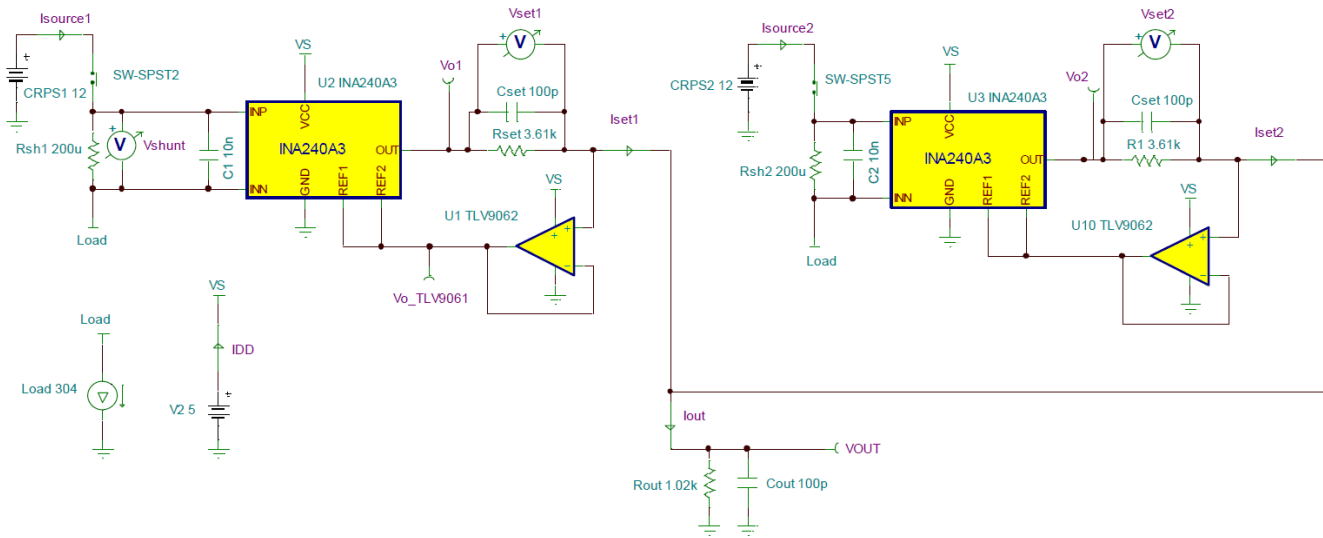


Amplifiers

输入			输出			误差	电源		
I_{LOAD} 最小值	I_{LOAD} 最大值	V_{CM}	I_{OUT} 最小值	I_{OUT} 最大值	带宽	$I_{LOAD} > 45A$	I_{DD}	V_S	V_{ee}
5A	304A	12V	42.1 μA	1.6842mA	400kHz	满量程时最大为 2.1%	$N \times (2.4mA + 750\mu A) + I_{OUT}$	5V	GND (0V)

设计说明

该电路演示了如何使用 **Howland** 电流泵方法和运算放大器将电压输出电流检测放大器 (CSA) 转换为电流输出电路。此外，该电路还演示了如何设计两个独立电路来测量为一个负载供电的两个独立但冗余的电源。



设计说明

1. [电流检测放大器入门](#) 视频系列介绍了使用电流检测放大器的实现、误差源和高级主题。
2. 选择精度为 0.1% 的电阻器来限制电流较大时的增益误差。
3. 输出电流 (I_{OUT}) 来自 VS 电源，使电流检测放大器的 I_Q 增大。
4. 使用 CSA (INA240A3) 的 V_{OUT} 与 I_{OUT} 曲线 (“爪形曲线”) 来设置最大功耗期间的 I_{OUT} 极限值。如果需要更高的信号电流，可以在电流检测放大器的输出端添加一个运算放大器缓冲器。输出端的缓冲器允许较小的 R_{OUT} 。
5. 对于具有更高母线电压的应用，只需替换为具有更高额定输入电压的双向电流检测放大器。
6. V_{OUT} 电压是运算放大器的输入共模电压 (V_{CM})。
7. 考虑到施加了已知的检测电流并且电路工作在线性区域，因此可通过单点校准来校准失调误差。增益误差校准需要两点校准。
8. 添加一个小型前馈电容器 (C_{SET}) 可增加带宽并减少达到电流阶跃响应所需的 V_{OUT} 建立时间。过多增加 C_{SET} 会在系统增益曲线中增加增益峰化，从而导致输出过冲到阶跃响应。
9. 按照数据表中印刷电路板 (PCB) 布局的最佳实践：将去耦电容器放置在靠近 VS 引脚的位置，将 $IN+$ 和 $IN-$ 的输入迹线布线为差分对，等等。

设计步骤

1. 选择一个满足共模电压要求的可用电流检测放大器 (CSA)。对于此设计，选择 INA240A3。
 - 请注意，为系统选择最佳 CSA 需要平衡 CSA 失调、CSA 增益误差、分流电阻器额定功率，因此整个电路设计可能需要多次迭代才能在负载的整个动态范围内实现符合条件的误差。
2. 确定 INA240A3 的最大输出电流 ($I_{SET_100\%}$) 和最大输出摆幅 ($V_{O_ISYS_MAX}$)。使用数据表中的输出电流与输出电压曲线。对于本设计，选择最大 I_{SET} 为 $850\mu A$ ，最大输出摆幅为 $\{V_S - 0.2V\} = 4.8V = V_{O_ISYS_MAX}$ 。
3. 鉴于 ADC 满量程范围 ($V_{ADC_FSR} = 1.8V$)、要测量的源数量 ($N = 2$) 以及源处于 100% 功率 ($I_{SET_100\%} = 850\mu A$) 时的最大 CSA 输出电流，计算将 ADC 信号电流转换为信号电压的最大允许 R_{OUT} 。对于此设计，选择 $R_{OUT} = 1020\Omega$ 。

$I_{OUT_ISYS_MAX}$ = Total signal current from all N channels When system/load current is at its maximum (304-A)。

$I_{SET1_100\%}$ = Signal current from INA240A3 channel 1 When Source 1 is at 100% poWer (152-A)。

$V_{ADC_FSR} = V_{OUT_ISYS_MAX} < 1.8V$

$I_{OUT_ISYS_MAX} = I_{SET1_100\%} + I_{SET2_100\%} = I_{SET_100\%} \times N$

$V_{OUT_ISYS_MAX} = I_{OUT_ISYS_MAX} \times R_{OUT}$

$\therefore R_{OUT} < \frac{V_{OUT_ISYS_MAX}}{I_{OUT_ISYS_MAX}} = \frac{1.8V}{850\mu A \times 2} = 1058.82\Omega$

$\rightarrow R_{OUT} = 1020\Omega, 0.1\%$

$\rightarrow V_{OUT_ISYS_MAX} = 1.734V < 1.8V$

4. 使用以下方程组，我们可以求解允许的最小 R_{SET} 。对于此设计，选择 $R_{SET} = 3610\Omega$ 。

$$V_{OUT_I_{SYS_MAX}} = I_{OUT_I_{SYS_MAX}} \times R_{OUT}$$

$$V_{OUT_I_{SYS_MAX}} = V_{O_I_{SYS_MAX}} - V_{SET_100\%}$$

$$V_{SET_100\%} = I_{SET_100\%} \times R_{SET}$$

$$\therefore R_{SET} \geq \frac{V_{O_I_{SYS_MAX}} - I_{SET_100\%} \times R_{OUT} \times N}{I_{SET_100\%}}$$

$$\therefore R_{SET} \geq \frac{V_{O_I_{SYS_MAX}}}{I_{SET_100\%}} - (R_{OUT} \times N) = 3607.06\Omega$$

$$\rightarrow R_{SET} = 3610\Omega, 0.1\%$$

5. 使用以下方程组，求解允许的最大分流电阻器。对于此设计，选择 $R_{SHUNT} = 200\mu\Omega$ 。

$$V_{SET1_100\%} = R_{SET} \times I_{SET1_100\%} = 3610\Omega \times 850\mu A = 3.0685V$$

$$V_{SHUNT_100\%} = \frac{V_{SET1_100\%}}{Gain_{INA240A3}} = \frac{3.0685V}{100V/V} = 30.685mV$$

$$R_{SHUNT} \leq \frac{V_{SHUNT_100\%}}{I_{SOURCE_100\%}} = \frac{30.685mV}{152A}$$

$$\therefore R_{SHUNT} \leq 201.88\mu\Omega$$

$$\rightarrow R_{SHUNT} = 200\mu\Omega, 1\%$$

6. 检查确保当电路检测到最小所需的 5% 的拉电流时，TLV9061 的共模电压 (V_{CM}) 和输出电压 ($V_{O_TLV9061}$) 处于工作区域内。TLV9061 器件是一种轨到轨输入输出 (RRIO) 运算放大器，因此它可在非常小的 V_{CM} 和输出电压下工作，但 A_{OL} 可变。数据表中 CMRR 和 A_{OL} 的测试条件表明，选择 $V_{OUT_5\%} \geq 40mV$ 可在电路检测到最小负载电流时提供足够的 A_{OL} 。

- 如果需要较低的工作 V_{CM} ，则考虑为负电源引脚提供一个较小的负电压源，以扩展运算放大器或电流检测放大器的范围。

$$V_{O_MIN_TLV9061} = 40mV$$

$$V_{SHUNT_5\%} = 5\% \times I_{SOURCE_MAX} \times R_{SHUNT} = 7.6A \times 200\mu\Omega$$

$$\therefore V_{SHUNT_5\%} = 1.52mV$$

$$V_{OUT_5\%} = V_{SHUNT_5\%} \times Gain \times \frac{R_{OUT}}{R_{SET}}$$

$$\therefore V_{OUT_5\%} = 42.94mV > V_{O_MIN_TLV9061}$$

7. 使用以下等式，计算源动态范围内的最坏情况下的总 RSS 误差，并将其制成表格。

$$RE_{MAX_P} = \text{Max Positive Relative Error} = \frac{V_{OUT_MAX} - V_{OUT_TYP}}{V_{OUT_TYP}}$$

$$RE_{MAX_N} = \text{Max Negative Relative Error} = \frac{V_{OUT_MIN} - V_{OUT_TYP}}{V_{OUT_TYP}}$$

$$E_{RSS} = \sqrt{e_{V_{OS_CSA}}^2 + e_{V_{OS_OPA}}^2 + e_{R_{SHUNT}}^2 + e_{Gain_CSA}^2 + e_{R_{OUT}}^2 + e_{R_{SET}}^2}$$

$$V_{OUT_TYP} = I_{SOURCE1} \times R_{SHUNT_TYP} \times G_{TYP} \times \frac{R_{OUT_TYP}}{R_{SET_TYP}}$$

$$V_{OUT_MAX} = \left[(I_{SOURCE1} \times R_{SHUNT_MAX} + V_{OS_CSA_MAX}) \times G_{MAX_CSA} + V_{OS_OPA_MAX} \right] \times \frac{R_{OUT_MAX}}{R_{SET_MIN}}$$

$$V_{OUT_MIN} = \left[(I_{SOURCE1} \times R_{SHUNT_MIN} - V_{OS_CSA_MAX}) \times G_{MIN_CSA} - V_{OS_OPA_MAX} \right] \times \frac{R_{OUT_MIN}}{R_{SET_MAX}}$$

$$T_{MAX} = 80^{\circ}C$$

$$\Delta T_{MAX} = 80^{\circ}C - 25^{\circ}C = 55^{\circ}C$$

$$R_{SHUNT} = 200\mu\Omega, 0.1\%, 175\frac{ppm}{^{\circ}C}$$

$$V_{VS} = 5V; V_{CM} = 12V$$

$$V_{OSI_OPA} = \pm 2mV$$

$$V_{OS_OPA_CMRR} = |V_{OUT} - 2.5V| \times 10^{(-80dB/20dB)}$$

$$V_{OS_OPA_MAX} = V_{OSI_OPA} + V_{OS_OPA_CMRR} + \Delta T_{MAX} \times (530\frac{nV}{^{\circ}C})$$

$$V_{OSI_CSA_MAX} = \pm 25\mu V$$

$$V_{OS_CSA_CMRR_MAX} = |12V - V_{CM}| \times 10^{(-CMRR_{MIN}/20dB)} = 0$$

$$V_{OS_CSA_PSRR_MAX} = |5V - V_{VS}| \times PSRR_{MAX} = 0$$

$$V_{OS_Drift_MAX} = \Delta T_{MAX} \times \left(\frac{\Delta V_{OS}}{\Delta T} \right) = 55^{\circ}C \times \left(250\frac{nV}{^{\circ}C} \right) = \pm 13.75\mu V$$

$$V_{OS_CSA_MAX} = V_{OSI_MAX} + V_{OS_CMRR} + V_{OS_PSRR} + V_{OS_Drift}$$

$$V_{OS_CSA_MAX} = \pm 38.75\mu V$$

$$e_{V_{OS_CSA}} = \frac{V_{OS_CSA_MAX}}{V_{SHUNT_IDEAL}} \times 100$$

$$e_{V_{OS_OPA}} = \frac{V_{OS_OPA_MAX}}{V_{SET_IDEAL}} \times 100$$

$$e_R = e_{RTOLERANCE} + e_{RDRIFT}$$

$$e_{R_{SHUNT}} = 1\% + \Delta T_{MAX} \times TC = 1\% + 55^{\circ}C \times \left(175\frac{ppm}{^{\circ}C} \right) \times 10^{-4} = 1.963\%$$

$$e_{R_{SET}} = e_{R_{OUT}} = 1\% + 55^{\circ}C \times \left(50\frac{ppm}{^{\circ}C} \right) \times 10^{-4} = 1.275\%$$

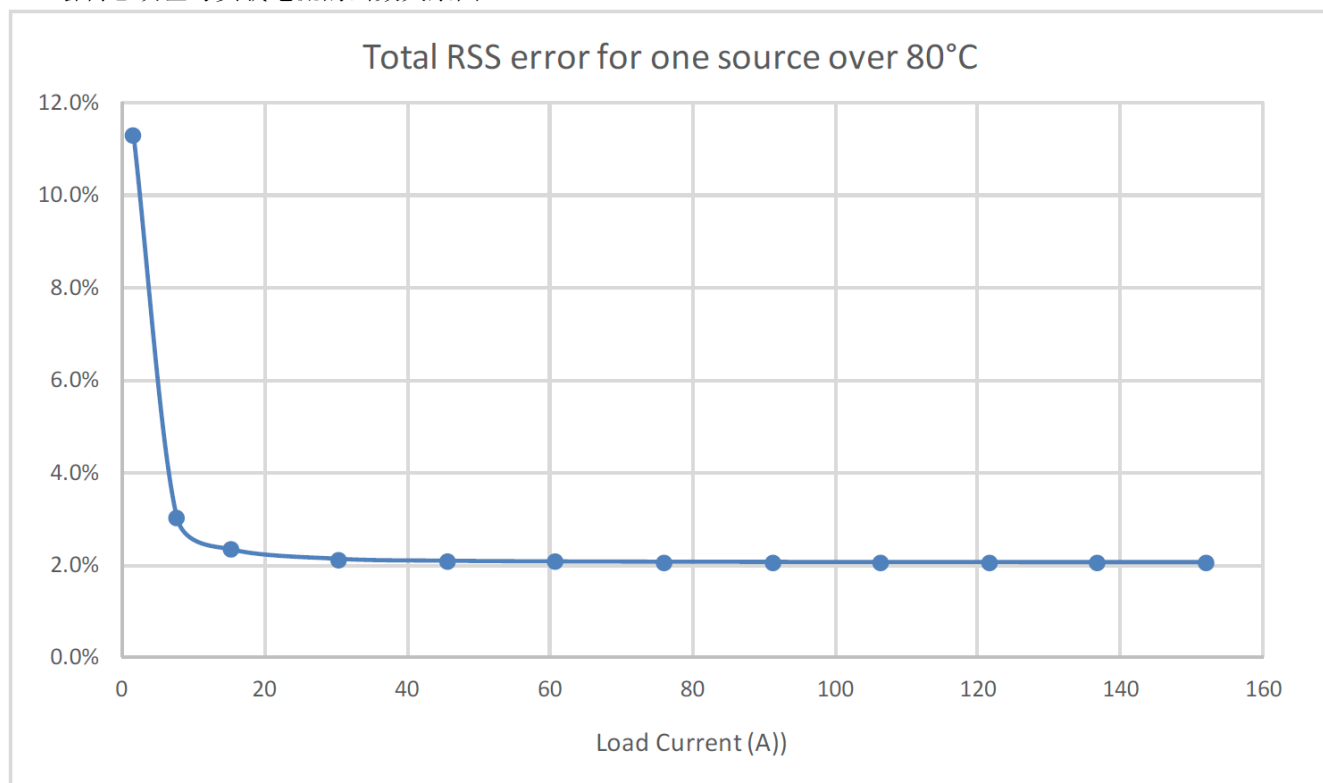
$$e_{GAIN_CSA_25C} = \pm 0.2\%$$

$$e_{GAIN_Drift_CSA_MAX} = \Delta T_{MAX} \times \left(2.5\frac{ppm}{^{\circ}C} \right) \times 10^{-4} = \pm 0.01375\%$$

$$G_{MAX} = G_{TYP} \times (1 + e_{25C_MAX} + e_{Drift_MAX}) = 100 \frac{V}{V} \times (1.002138) = 100.2138 \frac{V}{V}$$

$$G_{MIN} = G_{TYP} \times (1 - e_{25C_MAX} - e_{Drift_MAX}) = 100 \frac{V}{V} \times (0.997862) = 99.7862 \frac{V}{V}$$

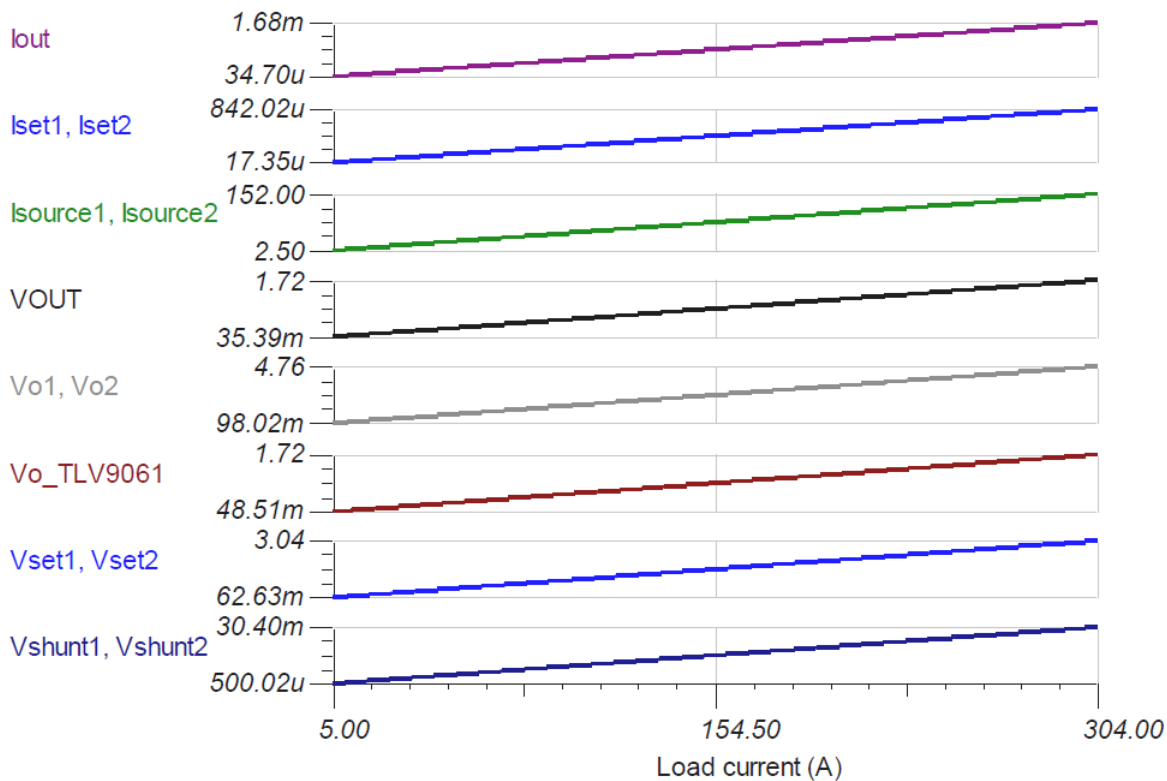
8. 绘制总误差与负载电流的函数关系图



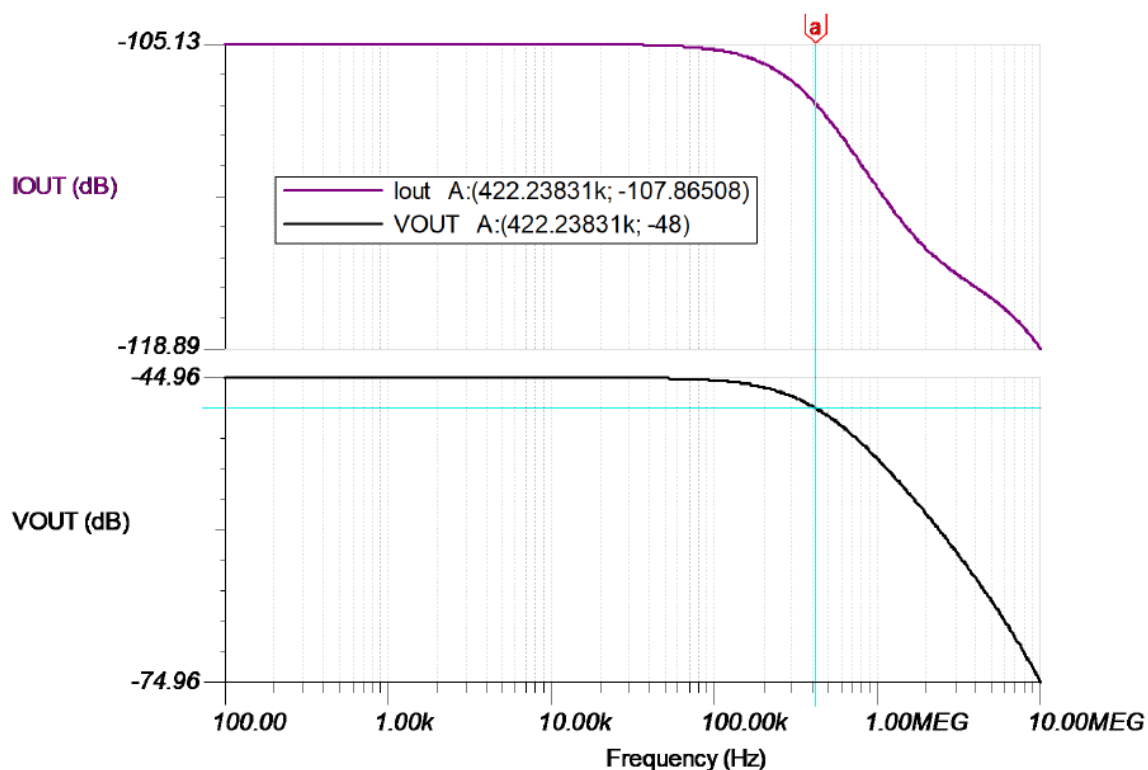
设计仿真

直流仿真结果

下图展示了 5A 至 304A 负载电流的线性输出响应。



交流仿真结果 - I_{LOAD} 至 I_{OUT} (V_{OUT}) 电路增益



设计参考资料

有关 TI 综合电路库的信息，请参阅《模拟工程师电路手册》。

电流检测放大器入门视频系列

<https://training.ti.com/getting-started-current-sense-amplifiers>

TI.com 上的电流检测放大器

<http://www.ti.com.cn/zh-cn/amplifier-circuit/current-sense/products.html>

Howland 电流泵的综合研究

<http://www.ti.com/analog/docs/litabsmultiplefilelist.tsp?literatureNumber=snoa474a&docCategoryId=1&familyId=78>

如需 TI 工程师的直接支持，请登陆 E2E 社区

<https://e2echina.ti.com/>

设计中采用的电流检测放大器

INA240A3	
V_S	2.7V 至 5.5V (工作电压)
V_{CM}	- 4V 至 80V
相对于 V_S 的摆幅 (V_{SP})	$V_S - 0.2V$
V_{OS}	在 V_{CM} 等于 12V 时为 $\pm 25\mu V$
I_{Q_MAX}	2.4mV
I_{IB}	在 12V 时为 90 μA
BW	400kHz
通道数	1
封装尺寸 (包括引脚)	4mm × 3.91mm
www.ti.com.cn/product/cn/ina240	

设计中采用的运算放大器

TLV9061 (TLV9061S 为关断版本)	
V_S	1.8V 至 5.5V
V_{CM}	$(V_-) - 0.1V < V_{CM} < (V_+) + 0.1V$
CMRR	103dB
A_{OL}	130dB
V_{OS}	$\pm 1.6mV$ (最大值)
I_Q	750 μA (最大值)
I_B (输入偏置电流)	$\pm 0.5pA$
GBP (增益带宽积)	10MHz
通道数	1 (提供 2 通道和 4 通道封装)
封装尺寸 (包括引脚)	0.80mm × 0.80mm
www.ti.com.cn/product/cn/tlv9061	

重要声明和免责声明

TI 提供技术和可靠性数据 (包括数据表) 、设计资源 (包括参考设计) 、应用或其他设计建议、网络工具、安全信息和其他资源, 不保证没有瑕疵且不做任何明示或暗示的担保, 包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任: (1) 针对您的应用选择合适的 TI 产品, (2) 设计、验证并测试您的应用, (3) 确保您的应用满足相应标准以及任何其他安全、安保或其他要求。这些资源如有变更, 恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务, TI 对此概不负责。

TI 提供的产品受 TI 的销售条款 (<https://www.ti.com/legal/termsofsale.html>) 或 [ti.com](https://www.ti.com) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

邮寄地址: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2021, 德州仪器 (TI) 公司

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2022，德州仪器 (TI) 公司